

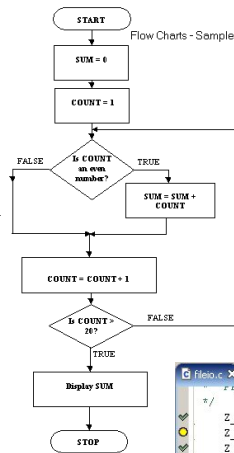
Reglas para Aplicaciones Invencciones con/Sin Microcontroladores

Si su invención **es** o **incluye** una aplicación que resuelve un **problema**, es aceptable para la convención de invención, siempre y cuando la información adicional que se incluye a continuación se incluye con el prototipo del inventor, y el inventor puede hablar con cada una de las áreas asociadas.

- Si su invención es una aplicación, tendrá que proporcionar #1 y #2 a continuación en el panel de visualización y ser capaz de explicar a los jueces cómo fluye la lógica de la aplicación y la impresión de código del código utilizado para crear la aplicación. Esté preparado para explicar ambos en inglés simple. Puede codificar en cualquier idioma que desee; si el listado completo no cabe en el panel de visualización, puede mostrar una parte de él, pero incluirlo todo en el registro de inventores.
- Si su invención es una aplicación que interactúa con un microcontrolador, debe incluir #1, #2 y #3

1. Gráfico de flujo lógico

Se trata de un dibujo que muestra todos los pasos lógicos que la aplicación funciona mientras opera el dispositivo. El diagrama de flujo podría se hacen con un paquete CAD o simplemente se dibujan a mano.



2. Código Printout

Esta es una lista del código de equipo utilizado para crear la aplicación. Puede utilizar cualquier idioma que desee para la aplicación.

```

/* FOR when SEEK was successful */
/*
 * Z_OFF_T request = abs offset + G.extra_bytes;
 * Z_OFF_T inbuf_offset = request % INBUFSIZ;
 * Z_OFF_T bufstart = request - inbuf_offset;
 */
if (request < 0) {
    Info(slide, 1, ((char *)slide, LoadFarStringSmall(SeekMe
        G.zipfn, LoadFarString(ReportMsg)));
    return(FK_BADERR);
} else if (bufstart != G.cur_zipfile_bufstart) {
    Trace(stderr,
        "fpos_zip: abs offset = %ld, G.extra_bytes = %ld\n",
        abs offset, G.extra_bytes);
#ifdef USE_STRM_INPUT
    fseek(G.zipfd, bufstart, SEEK_SET);
    G.cur_zipfile_bufstart = ftell(G.zipfd);
#else /* USE_STRM_INPUT */
    G.cur_zipfile_bufstart = lseek(G.zipfd, bufstart, SEEK_S
  
```

3. Eléctrico Schematic

Este es un dibujo de las conexiones eléctricas entre el varias partes que muestran cómo todo está conectado entre sí. Esto se puede hacer con el software CAD utilizando el símbolos electrónicos o simplemente dibujar imágenes aproximadas de la componentes a mano. NO es necesario que muestre la esquema del propio microcontrolador, pero sólo mostrar los cables y componentes conectados al microcontrolador.

